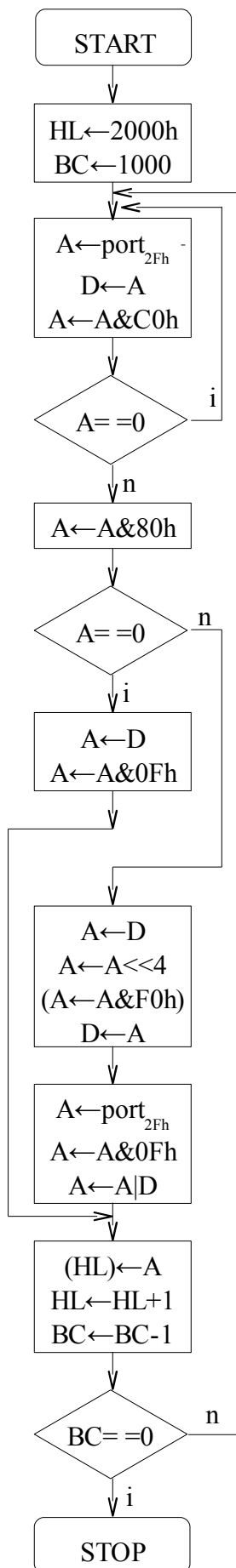


Számítógép-architektúrák – 1. zárthelyi
2010. 04. 19.

A 3. feladat **egy** lehetséges megoldása



```

ORG 0000H
;
; kezdőértékek beállítása
LXI H,8000h
LXI B,1000
;
; beolvasás a perifériáról
input: IN 2Fh
MOV D,A
ANI 11000000b
;
;
JZ input
;
;
; hany bites adat jott?
ANI 10000000b
;
;
;
JNZ nyolc
;
; negy bites adat jott
MOV A,D
ANI 00001111b
JMP tarol
;
;
; nyolc bites adat jott
nyolc: MOV A,D
RLC
RLC
RLC
RLC
ANI 11110000b
MOV D,A
;
;
IN 2Fh
ANI 00001111b
ORA D
;
;
tarol: MOV M,A
INX H
DCX B
;
;
MOV A,B
ORA C
JNZ input
;
;
END
  
```