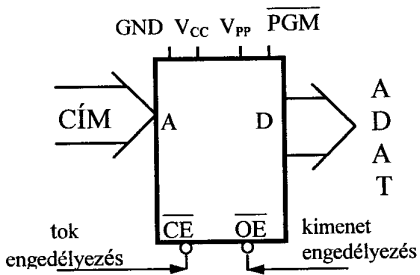
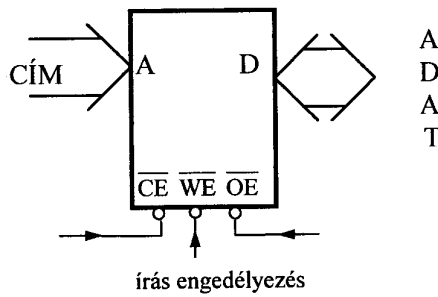


Memóriák külső illesztési felülete és idődiagramjai

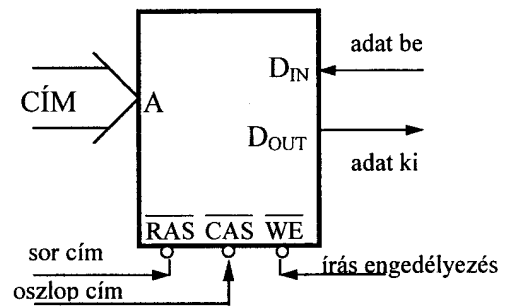
(Dr. Horváth László: Számítástechnika IV. -- Processzorok, számítógépek, Puskás T. Távk. Techn. 1996.)



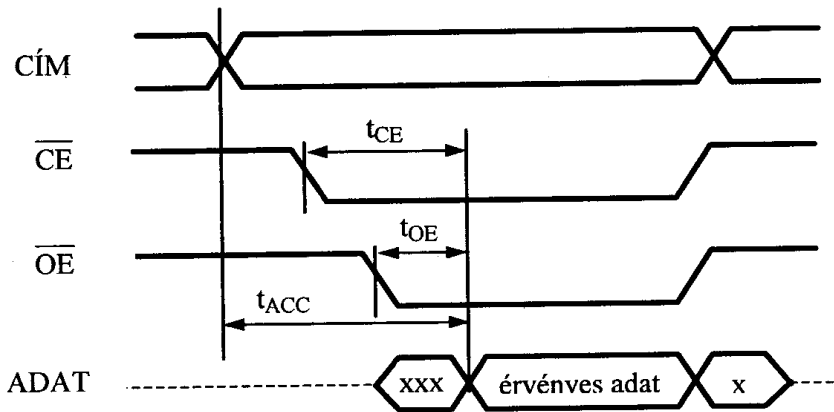
4.3. ábra UV EPROM/EEROM rajzele



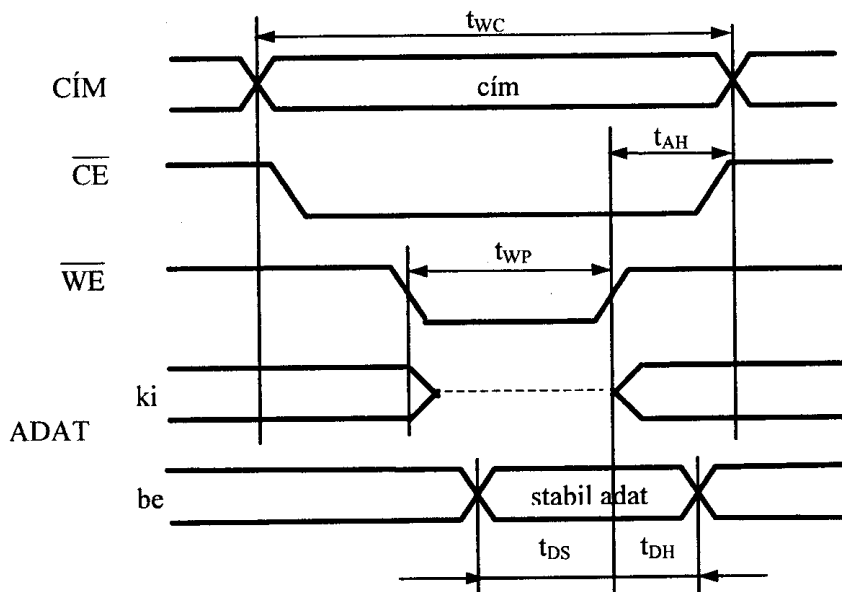
4.11. ábra Statikus RAM rajzele



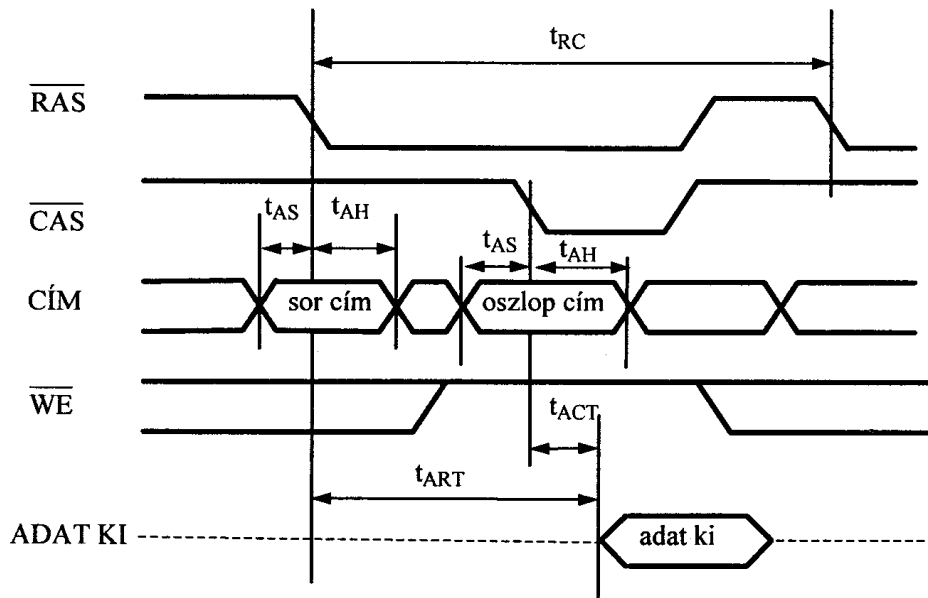
4.17 ábra Dinamikus RAM rajzele



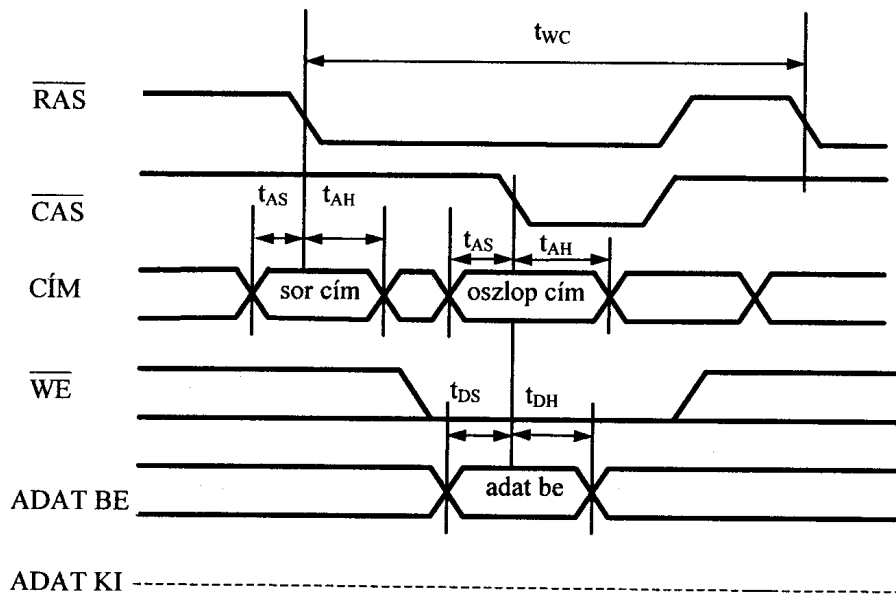
4.4. ábra Permanens memória olvasása



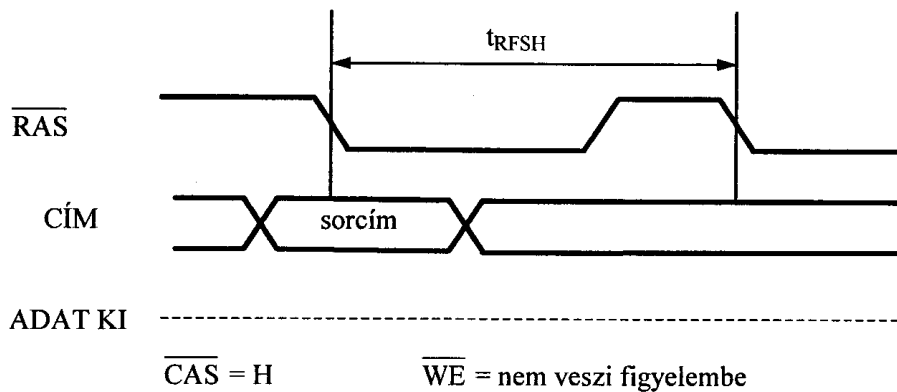
4.10. ábra Statikus RAM írási ciklusa



4.20. ábra Dinamikus RAM olvasási ciklusa



4.21. ábra Dinamikus RAM írási ciklusa



4.19. ábra Dinamikus RAM frissítési ciklusa¹¹